

## PATENT ABSTRACTS OF JAPAN

(11) Publication number: 59023512 A

(43) Date of publication of application: 07.02.84

(51) Int. CI H01L 21/02

(21) Application number: 57132175 (71) Applicant TOSHIBA CORP

(22) Date of filing: 30,07.82 (72) Inventor: ISHIKAWA KEN

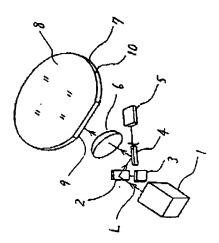
## (54) LASER MARKING METHOD FOR SEMICONDUCTOR WAFER

## (57) Abstract

PURPOSE: To put a mark without causing any damage on the element forming surface of a wafer by a method wherein laser beams radiate the side face of the wafer to engrave the mark, in case of providing the mark on the semiconductor wafer.

CONSTITUTION: A beam L from an oscillator 1, such as a CW excitation, Q- switch Nd:YAG laser or normal pulse oscillation-type Nd:YAG laser, which can oscillate a pulse laser, radiates mirrors 2 and 4 which have a function to deflect the beam L in the directions orthogonal to each other. Then, the mirrors 2 and 4 are deflected by drive parts 3 and 5, respectively, in accordance with a marking character, so that the beam L is condensed through a condensing lens 6 and radiate onto a wafer 7. At this time, the irradiated surface is selected to be the side face of the wafer 7 rather than an element forming surface 8 of the wafer 7. The side face may be of either an orientation flat face 9 or an arcuate face 10, but the face 9 is more preferable for optical reading of the mark.

COPYRIGHT: (C)1984,JPO&Japio



(1) 日本国特許庁 (JP)

⑩特許出願公開

⑩公開特許公報(A)

昭59-23512

 識別記号

庁内整理番号 6679-5F 砂公開 昭和59年(1984)2月7日

発明の数 1 審査請求 未請求

(全 2 頁)

**<u>9</u>半導体ウェハーのレーザマーキング方法** 

浦電気株式会社生産技術研究所 内

②特

願 昭57-132175

20出

願 昭57(1982)7月30日

@発 明 者 石川憲

横浜市磯子区新杉田町8東京芝

⑪出 願 人 東京芝浦電気株式会社

川崎市幸区堀川町72番地

個代 理 人 弁理士 則近憲佑

外1名

明 細 40

1. 発明の名称

半導体ウエハーのレーザマーキング方法

2. 特許請求の範囲

半導体ウェハーの側面にレーザ光を照射して刻印することを悔敬とする半導体ウェハーのレーザマーキング方法。

3. 発明の詳細な説明

(発明の技術分野)

本 発明は 半 導体 ウェハーのマーキング 方法に係り、 特に 半 消体の 架子形成面を 良好に 保ったままマーキング する方法に 関する。

(発明の技術的背景とその問題点)

従来半導体のエハー上にロット番号などをレーザビームで蒸発除去しマーキングすることが実用化されている。また人手でダイヤモンド針などで文字を彫刻することも行なわれている。しかしてれらのマーキング工程はクエハーの繋子形成面に凹凸を形成し易い、即ち文字を得き込むと文字を形成する際のまわりに異物が付着したり、離から

除去された物質が周囲の平面を形成する表面に付 対し、とのウェハーの厚味を実質的に変化させる。 とのことはウェハーに復細パターンを高密度で形 成する場合、写真方法などを用いると厚味が文字 問題は実質的に厚いためウェハーを平面上に設置 すると表面に傾きが生じ一様な縄光ができないな どの欠点がある。

したがって、レーサでマーキングをすると、そ のあとで文字の関題の続り上り部分をエッチング や研磨で平坦に仕上げることが必要であった。

(発明の目的)

本発明の目的はウェハーのマーキングにおいてマーキング時の周囲の盛り上りなどがあっても半 導体の製盘工程において支障の生じない方法を投 供するにある。

〔発明の無要〕

本発明は半球体ウェハーの側面にレーザ光を照射して刻印するもので、刻印のよる凹凸の変化に 影響を受けないようにしたものである。

(発明の実施例)

本発明の実施例を第1図に示した。(1)はレーザ 発級器であり CW 励起Qスイッチ Nd ; YAG レーザヤ ノーマルバルス発摄の Nd : YAG レーサなどのパル スレーザが利用できる。(z),(4)はレーザヒームの 反射観でとれらのミラーはお互に直交する方向に レーザヒーム(L)を偏向する根能を有するもので くうーの偏角は電気的に駆動されるガルパメータ などからなる激動部(3)、(5)から創御される。レー ザビーム(L)は上記2枚の反射銀(2), (4)でマーキ ング文字に応じて偏向され、そのヒームは集光レ ンズ(6)によってウェハー(7)の第子を形成する面(8) でなく、側面に照射される。との側面にはウェハ 一の方位を失めるオリエンテーションフラット面 (9)とこれに統く円弧面叫があるがそのいずれでも 良い、しかし、マーキング後の読み取りを光学的 に行り場合化はオリエンテーションフラット面(9) をマーキングの場所として利用する方法が好都合 てある。なお、レーザは CO, レーザエキシャレー ザ等 Na;YAGレーザ以外のものでもよい。

- (日文字を後の工程で飲みとる場合に文字の書かれる場所がウェハー表面では広い面積からマーキング位置を探すが、オリエシテーションフラット上に配してある場合はマーキング位置の探索が容易である。
- けマーキングする場所が案子形成するウェハーの場所から十分離れたところであるので、案子への熱影響が少ない。したがってパルス幅 の広い加工能力の大きなパルスレーザでも利用できる。これによってマーキング文字太さ、 深さが大きくでき読みとりが容易である。
- (ソマーキング位置が側面であるので、競み取り の場合、半導体ウエハーを反転する必要がな い。
- 4. 図面の簡単な説別

(発明の効果)

図面は本発明の一寒粕切を示す斜視図である。

- (L) …レーザ光
- (7)… 半導体ウェハ
- (9) … オリエンテーションフラット (0)… 円 弘 面

代理人 弁理士 則 近 恵 佑 (ほか1名)

この厚み方向の関面にマーキングすることは次 のような好都合な点がある。

- インーザピームを照射する場合レーザピームを水平に照射してきこのため彫刻(蒸発除力を入り、大場合の蒸発物がウェハーの表面には付着しない。即ち蒸発物はウェハーの上下面と下行な方向でウェハーから遠くはなれる方向にが、ウェハー方向には飛散しない。このため、レーザ照射レンズとウェハーの間に吸引装置をつければ大部分除去できる。
- (の文字をマーキングする面が架子形成する面(8) もしくはその袋面でもないので平面上に設置した場合に表面の高さが、設置合面とウェハーの厚さできまる平行度が得られ、マーキングの際に生じる盛り上りなどによって作用されない、したがって袋面に高密度のパターンを形成する場合に誤差が生じない。
- (1)マーキンクのための集光レンズがウェハーから水平方向にはなれて設けられるので、蒸発物が集光レンズの方向に落ちることがない。

